

LEMBAR PERSETUJUAN

RANCANG BANGUN ALAT UJI KOMPONEN ELEKTRONIKA
BEBASIS SIMULASI LABVIEW OPTIMASI LAYANAN DATA

Disusun oleh :

Nama : **DARWIS TAMPUBOLON**
No. Pokok : **08520009**
Konsentrasi : **Tenaga Listrik**

Telah dipertahankan di depan Dewan Penguji
Pada hari Senin, 22 Nopember 2010

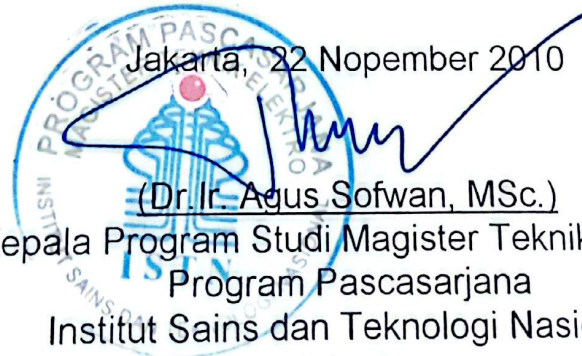
Susunan Dewan Penguji

Ketua : Dr.Ir. Agus Sofwan, MSc.
Anggota : Prof.Dr.Ir.H. Agus Priyono
: Dr.Ir. Hendro Tjahyono, DEA.
: Dr. Ir. Djoko Hari Nugroho, MT.



Thesis ini telah diterima sebagai salah satu persyaratan
untuk memperoleh gelar Magister Teknik

Jakarta, 22 Nopember 2010



(Dr.Ir. Agus Sofwan, MSc.)
Kepala Program Studi Magister Teknik Elektro
Program Pascasarjana
Institut Sains dan Teknologi Nasional
Jakarta

PERNYATAAN KEASLIAN ISI TESIS

Saya yang bertanda tangan dibawah ini,

Nama : Darwis Tampubolon
No.Pokok : 08520009
Program Studi : Teknik Elektro
Konsentrasi : Tenaga Listrik

Menyatakan dengan sesungguhnya bahwa thesis yang telah saya buat ini merupakan hasil karya saya sendiri dan bukan merupakan duplikasi, serta tidak mengutip sebagian atau seluruhnya dari orang lain, kecuali yang telah disebutkan sumbernya.

Jakarta, Nopember 2010

Penulis,



Darwis Tampubolon
NPK: 08520009